

产品概述

G626-EVB 型开发板主控采用的是 SS626V100，其是针对多路高清/超高清（1080p/4M/5M/4K）智能 NVR 产品应用开发的新一代专业高端 SoC 芯片。SS626 集成了 ARM Cortex-A55 八核处理器和性能强大的图像分析工具处理器，支持多种智能算法应用。SS626 支持 24 路 1080p 多协议解码及 4 路 1080p H.265/H.264 编码，还支持双 HDMI 4K 显示能力及鱼眼矫正、动态对比度增强等多种图像处理功能。同时，EB-SS626-DC-376 型开发板还支持完整的安全解决方案，结合丰富的外围设备及高速接口，该 SoC 芯片为客户产品提供了高性能、安全、高集成度、易于开发的嵌入式高清智能 NVR 解决方案

产品配置

- PCB: 132x247mm, 6 层通孔, 板厚 1.6mm
- RAM: 板载 4*DDR4, 共 4GB
- ROM: 板载 256MB NAND FLASH
- 支持 2 路千兆网口
- 支持 2 路 HDMI 2.0 高清输出, 分辨率最大支持 4096x2160@60fps
- 支持 2 路 USB 2.0 HOST 接口
- 支持 2 路 USB 3.0 HOST 接口
- 支持 1 路音频输入接口、1 路音频输出接口
- 支持 1 路 RS485、1 路 RS232、1 路调试串口
- 支持 2 路 SATA 3.0 接口, 1 路 SDIO 接口
- 电源: 12V-2A 输入

修订历史

版本	日期	原因
V1.0	2023/10/8	创建文档

www.ebaina.com

目 录

1 性能参数	1
1.1 G626-EVB 板卡主要性能配置	1
1.2 工作环境参数	1
2 核心板接口定义	2
2.1 接口总览	2
2.2 CONNECT J1	2
2.3 CONNECT J2	7
3 机械尺寸	11
3.1 实物图	11
3.2 机械尺寸	11
4 其它参考文档	11
5 免责声明	12

1 性能参数

1.1 G626-EVB 板卡主要性能配置

表 1.1 系统主频参数

名称	参数	规格				说明
		最小	典型	最大	单位	
八核 ARM Cortex-A55	系统主频	—	1.6	—	GHz	—

* 本表配置是系统最优配置，建议不要修改。

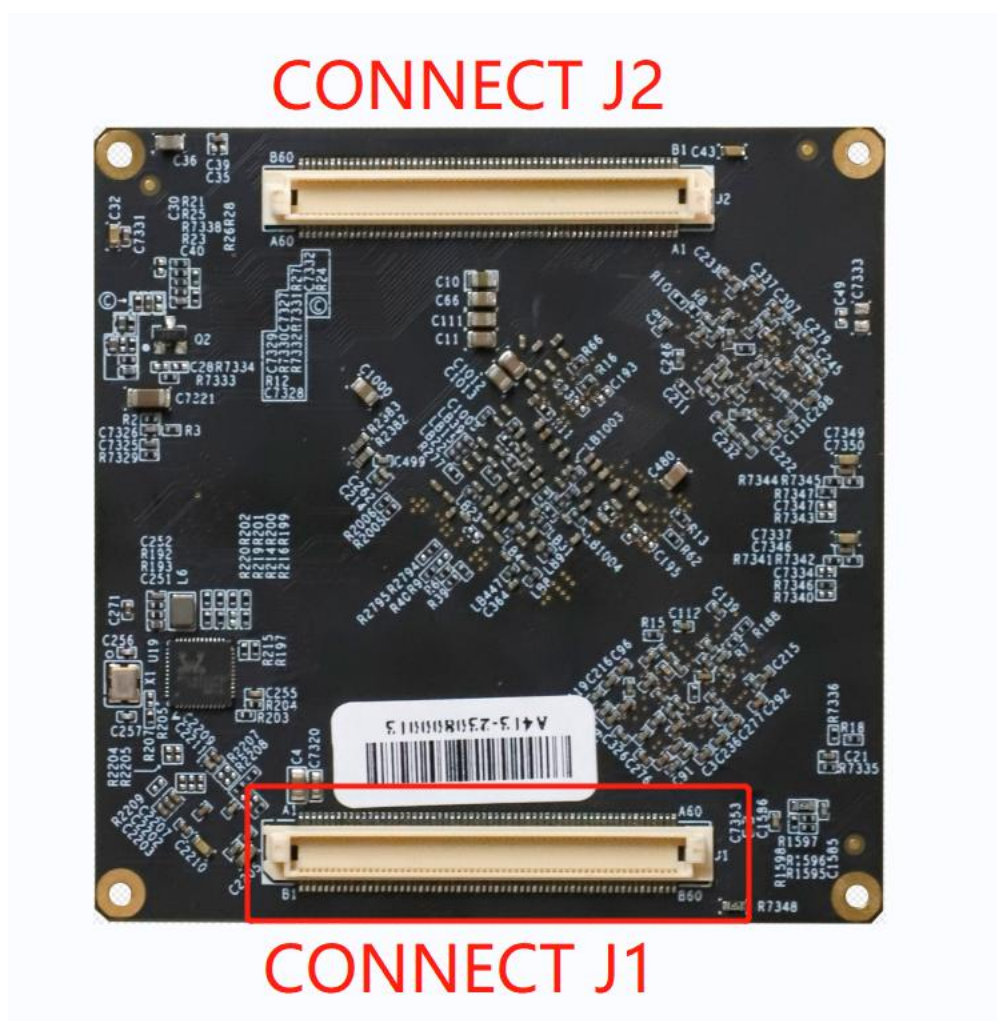
1.2 工作环境参数

表 1.2 工作环境参数

RV1126 整板	参数	规格				说明
		最低	典型	最高	单位	
工作环境	工作环境温度	-20	25	85	°C	—
	工作环境湿度	5	—	95	% RH	不凝结的情况下

2 核心板接口定义

2.1 接口总览



2.2 CONNECT J1 接口

名称	CONNECT J1	型号	CONN PCB 60x2-P
实物图			
			
引脚号	引脚定义	功能	备注
A1	5V0_MAIN	核心板连接器	
A2	5V0_MAIN		
A3	5V0_MAIN		
A4	5V0_MAIN		
A5	5V0_MAIN		
A6	5V0_MAIN		
A7	5V0_MAIN		
A8	EPHY1_CLK		
A9	EPHY1_RSTN		
A10	GND		
A11	MDIO1		
A12	RGMII1_RXD3		
A13	GND		
A14	RGMII1_RXD2		
A15	RGMII1_RXD1		

A16	GND		
A17	RGMII1_RXD0		
A18	RGMII1_RXDV		
A19	GND		
A20	RGMII1_RXCK		
A21	RGMII1_TXCKOUT		
A22	GND		
A23	MDCK1		
A24	RGMII1_TXD3		
A25	GND		
A26	RGMII1_TXD2		
A27	RGMII1_TXD1		
A28	GND		
A29	RGMII1_TXD0		
A30	RGMII1_TXEN		
A31	GND		
A32	SDIO_CDATA2		
A33	SDIO_CDATA0		
A34	GND		
A35	SDIO_CDATA1		
A36	SDIO_CCLK_OUT		
A37	GND		
A38	SDIO_CCMD		
A39	SDIO_CDATA3		
A40	GND		
A41	IR_IN_3V3		
A42	GND		
A43	GPIO13_5		
A44	GND		
A45	MUTE		
A46	GND		
A47	GPIO14_0		
A48	GND		

A49	SYS_RSTN		
A50	GND		
A51	PCIE1_RST_N/GPI O14_1		
A52	GND		
A53	SATA_LED_N1		
A54	GND		
A55	USB2_2_OVRCUR		
A56	USB2_2_PWREN		
A57	GND		
A58	USB2_2_DP		
A59	USB2_2_DM		
A60	GND		
B1	GND		
B2	GND		
B3	GND		
B4	GND		
B5	GND		
B6	GND		
B7	SOP		
B8	SON		
B9	SIP		
B10	SIN		
B11	GND		
B12	MDIP0		
B13	MDIN0		
B14	MDIP1		
B15	MDIN1		
B16	MDIP2		
B17	MDIN2		
B18	MDIP3		
B19	MDIN3		
B20	GND		
B21	LED2/CFG_LDO 1		

B22	LED0/PHYAD 0		
B23	GND		
B24	PCIE1_TXP0_CON		
B25	PCIE1_TXM0_CON		
B26	GND		
B27	PCIE1_RXM0		
B28	PCIE1_RXP0		
B29	GND		
B30	PCIE1_TXP1_CON		
B31	PCIE1_TXM1_CON		
B32	GND		
B33	PCIE1_RXM1		
B34	PCIE1_EXM1		
B35	GND		
B36	PCIE1_REFCLKP		
B37	PCIE_REFCLKM		
B38	GND		
B39	PCIE0_REFCLKP		
B40	PCIE_REFCLKM		
B41	GND		
B42	SATA1_TXP		
B43	SATA1_TXM		
B44	GND		
B45	SATA1_RXM		
B46	SATA1_RXP		
B47	GND		
B48	SATA_LED_N0		
B49	GND		
B50	SATA0_TXP		
B51	SATA0_TXM		
B52	GND		
B53	SATA0_RXP		
B54	SATA_RXM		
B55	GND		

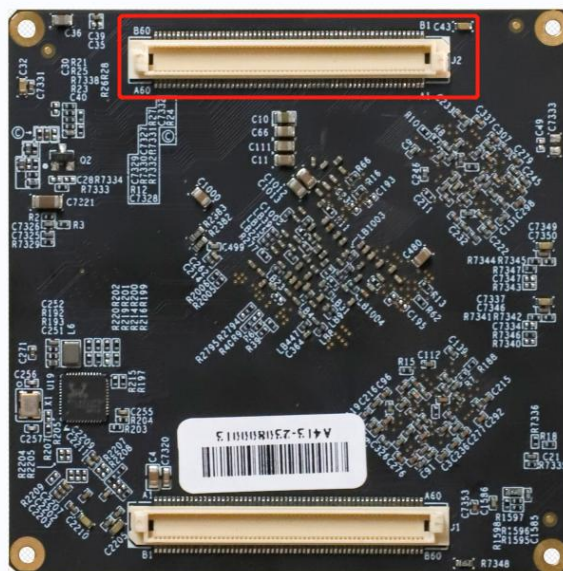
B56	USB2_1_DP		
B57	USB2_1_DM		
B58	GND		
B59	USB2_1_OVRCUR		
B60	USB2_1_PWREN		

2.3 CONNECT J2 接口

名称	CONNECT J1	型号	CONN PCB 60x2-P
----	------------	----	-----------------

实物图

CONNECT J2



引脚号	引脚定义	功能	备注
A1	GND	核心板连接器	
A2	GND		
A3	USB3_OVRCUR		
A4	USB3_PWREN		
A5	PWR_WAKEUP1_3 V3		
A6	I2C1_SDA		
A7	I2C1_SCL		
A8	UART2_RXD		
A9	UART4_RXD		

A10	UART2_TXD		
A11	UART4_TXD		
A12	UART1_RXD		
A13	UART3_RXD		
A14	UART1_TXD		
A15	UART3_TXD		
A16	PWM_FAN		
A17	PWM_BUZZ		
A18	GND		
A19	GND		
A20	UART0_RXD_1V8		
A21	UART0_TXD_1V8		
A22	GND		
A23	GND		
A24	GND		
A25	GND		
A26	GND		
A27	BOOT_SEL0		
A28	BOOT_SEL1		
A29	GND		
A30	JTAG_TDO		
A31	JTAG_TCK		
A32	GND		
A33	JTAG_TMS		
A34	JTAG_TDI		
A35	GND		
A36	JTAG_TRSTN		
A37	I2C0_SCL		
A38	GND		
A39	I2C0_SDA		
A40	PCIE0_REFCLK_S EL		
A41	GND		
A42	PCIE0_DEEMPH_S		

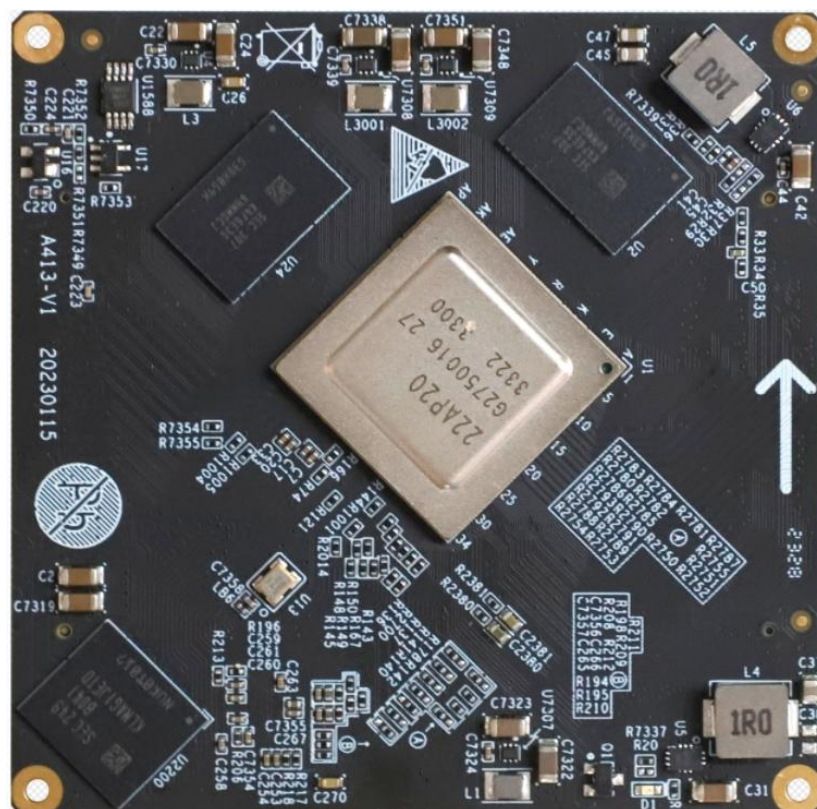
	EL		
A43	PCIE1_DEEMPH_S EL		
A44	GND		
A45	PCIE1_REFCLK_S EL		
A46	UPS_MODE0		
A47	GND		
A48	UPS_MODE_1		
A49	UPS_MODE_2		
A50	GND		
A51	UPS_MODE_3		
A52	FAST_BOOT_MOD E		
A53	GND		
A54	GPIO_PWM		
A55	GND		
A56	RST_IN		
A57	GND		
A58	GND		
A59	GND		
A60	GND		
B1	GND		
B2	USB3_DM		
B3	USB3_DP		
B4	GND		
B5	USB3_RXM		
B6	USB3_RXP		
B7	USB3_TXM		
B8	USB3_TXP		
B9	GND		
B10	HDMI_TX2P		
B11	HDMI_TX2N		
B12	GND		

B13	HDMI1_TX1P		
B14	HDMI1_TX1N		
B15	GND		
B16	HDMI1_TX0P		
B17	HDMI_TX0N		
B18	GND		
B19	HDMI1_TXCP		
B20	HDMI1_TXCN		
B21	GND		
B22	HDMI0_TX2P		
B23	HDMI0_TX2N		
B24	GND		
B25	HDMI0_TX1P		
B26	HDMI0_TX1N		
B27	GND		
B28	HDMI0_TX0P		
B29	HDMI0_TX0N		
B30	GND		
B31	HDMI0_TXCP		
B32	HDMI0_TXCN		
B33	GND		
B34	HDMI1_SCL		
B35	HDMI_SDA		
B36	HDMI1_HOTPLUG		
B37	HDMI0_SCL		
B38	HDMI0_SDA		
B39	HDMI0_HOTPLUG		
B40	GND		
B41	VGA_R		
B42	GND		
B43	VGA_G		
B44	GND		
B45	VGA_B		
B46	GND		

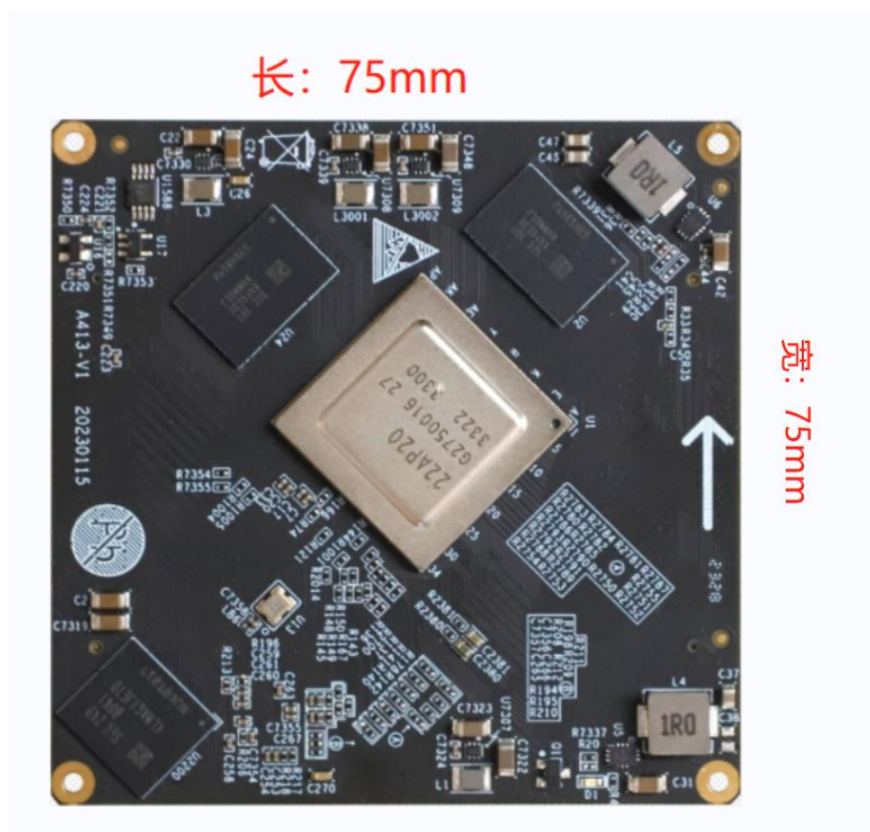
B47	VGA_HS		
B48	GND		
B49	VGA_VS		
B50	GND		
B51	CVBS		
B52	GND		
B53	AC_OUTR		
B54	AC_OUTL		
B55	GND		
B56	AC_MICBIAS		
B57	GND		
B58	AC_INL/P		
B59	AC_INR/N		
B60	GND		

3 机械尺寸图

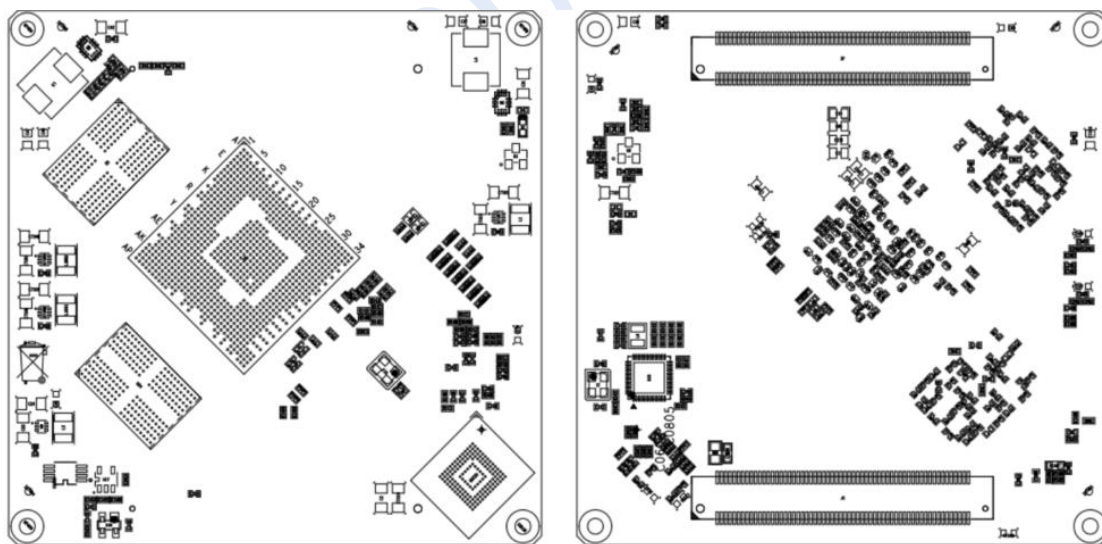
3.1 实物图



3.2 机械尺寸图



3.3 丝印图



4 其它参考文档

描述	文件路径	主要内容
官方快速入门手册	..\04.G626-EVB SDK 资料\01.官方软件文档 \\01.software\board\OSDRV\SS626V100 开发环境用户指南.pdf	SDK 环境搭建以及编译说明
官方烧录工具手册	..\04.G626-EVB SDK 资料\01.官方软件文档 \\01.software\pc\ToolPlatform\ToolPlatform 工具平台使用指南.pdf	讲解烧写工具 ToolPlatform 如何使用
官方 UBI 文件系统指南	..\04.G626-EVB SDK 资料\01.官方软件文档\01.software\board\OSDRV\UBI 文件系统使用指南.pdf	讲解如何使用制作 UBI 文件系统
官方管脚复用表格	..\02.G626-EVB 开发板硬件资料/原厂硬件资料 /chip/22AP20_PINOUT_CN.XLSX	该表格记录管脚复用相关信息，管脚分布等
SS626 SDK 官方使用指南	..\04.G626-EVB SDK 资料\01.官方软件文档 \01.software\board\SS626V100 SDK 安装以及升级使用说明.pdf	SDK 目录介绍, NFS 挂载等
官方解码处理器产品简介	..\02.G626-EVB 开发板硬件资料/原厂硬件资料/chip/22AP20 解码处理器用户指南.pdf	22AP20 有关参数介绍

5 免责声明

本文档提供的是有关于易百纳技术社区产品的信息。本文档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。本文档所陈述的产品文本及相关软件版权均属易百纳技术社区所有，其产权受国家法律绝对保护，未经本公司授权许可，其它公司、单位、代理商及个人不得非法使用和拷贝，否则将受到国家法律的严厉制裁。易百纳技术社区保留在

任何时候修订本用户手册且不需通知的权利。

EB-RV1126-BC-191 型整板可能包含某些设计缺陷或错误，一经发现将收入勘误表，并因此可能导致产品与已出版的规格有所差异。如客户索取，可提供最新的勘误表。

在订购产品之前，请您与易百纳技术社区客服联系，以获取最新的规格说明。
易百纳技术社区保留所有权利。

www.ebaina.com